



Academie voor Technology, Innovation &
Society Delft
Academie voor ICT & Media

Inleiding Digitale Techniek

Week 5 – Two's complement representatie, BCD-optellen
Jesse op den Brouw
INLDIG/2020-2021

DE HAAGSE
HOGESCHOOL

Introductie negatieve getallen

- Tot nu toe zijn alleen positieve getallen (en nul) behandeld.
- Getallen kunnen echter ook negatief zijn, bijvoorbeeld om een tekort aan te geven (banksaldo) of een richting (negatieve stroom).
- In het alledaags gebruik wordt de teken-en-grootte-representatie (*signed magnitude*) gebruikt.
- Er is een extra teken (het '–'-teken) nodig in het bekende decimale talstelsel.

Signed magnitude

- In de signed magnitude representatie bestaat een getal uit een *grootte* en een *teken* dat aangeeft of het een positief of negatief getal is.
- Dus +13 en -13 zijn even groot (magnitude) maar tegengesteld.
- Er zijn twee weergaven van nul, +0 en -0, beide met dezelfde waarde.
- Een getal zonder '+' wordt als positief beschouwd.

Signed magnitude

- Het *optellen* van twee signed magnitude getallen kost enige moeite:
- Als de twee getallen hetzelfde teken hebben, moeten de grootten worden opgeteld en krijgt het antwoord hetzelfde teken.
- Als de twee getallen verschillende tekens hebben, moet de kleinste grootte worden afgetrokken van de grootste grootte, en het antwoord krijgt het teken van de grootste grootte.
- Al met al een hoop 'als', 'optellen', 'aftrekken', 'vergelijken'.

Signed magnitude

- Hieronder vier voorbeelden:

$$\begin{array}{r} +321 \\ +244 \\ \hline +565 \end{array}$$

$$\begin{array}{r} -456 \\ -123 \\ \hline -579 \end{array}$$

$$\begin{array}{r} +321 \\ -132 \\ \hline +189 \end{array}$$

$$\begin{array}{r} +231 \\ -342 \\ \hline \downarrow \\ +342 \\ -231 \\ \hline +111 \\ \downarrow \\ -111 \end{array}$$

- Er zijn nog meer voorbeelden te bedenken.

Complement representatie

- Al dit 'als', 'optellen', 'aftrekken', 'vergelijken' levert een grote hoeveelheid digitale schakelingen op.
- Eén pluspunt: als bekend is hoe een signed magnitude opteller gebouwd moet worden, dan is een signed magnitude aftrekker erg simpel.
- Slimmer is om gebruik te maken van een *complement* (of *radix-complement*) representatie.
- Complement representaties zijn gebaseerd op *modulair rekenen*. Dat wordt eerst besproken, daarna wordt de two's complement representatie geïntroduceerd.

Modulair rekenen

- In digitale systemen worden getallen opgeslagen in een eindig aantal bits. Er zijn dus maar een eindig aantal getallen weer te geven.
- Zo zijn met 4 bits de getallen 0 t/m $2^4 - 1$ (0 t/m 15) weer te geven. Er zijn 2^4 (16) combinaties (verschillende getallen) mogelijk.
- Een optelling van twee getallen van 4 bits levert een resultaat van 5 bits, maar het 5^e bit wordt genegeerd.
- Alle berekeningen zijn modulo 2^4 . Er zijn 2^4 combinaties mogelijk.

Hoe maken we -1?

- Bekijk de volgende binaire optelling:

$$\begin{array}{r} 0001 \\ \underline{????} + \\ 0000 \end{array}$$

- Welk getal moet op de vraagtekens staan om 0000_2 te krijgen?

$$\begin{array}{r} 0001 \\ \underline{1111} + \\ \cancel{1} 0000 \end{array}$$

- Merk op: 1111_2 is $15 - 1 (= 2^4 - 1)$

Modulair rekenen

- We kunnen de optelling met n bits als volgt beschrijven:

$$A + B \pmod{2^n}$$

- We mogen een willekeurig aantal keer 2^n bij optellen of aftrekken:

$$\begin{aligned} A + B \pmod{2^n} &= A + B + 2^n \pmod{2^n} = A + B + 2^n + 2^n \pmod{2^n} \\ &= A + B - 2^n \pmod{2^n} = A + B - 2^n - 2^n \pmod{2^n} \end{aligned}$$

- Of:

$$A + B \pmod{2^n} = A + B + k \cdot 2^n \pmod{2^n} \quad (\text{met } k \in \mathbb{Z})$$

Modulair rekenen

- We kunnen gebruik maken van de mooie eigenschap:

$$A + B \pmod{2^n} = A + (2^n + B) \pmod{2^n}$$

- We kunnen B dus voorstellen als $(2^n + B)$.
 - dit alles mod 2^n natuurlijk
 - een mooi woord voor voorstellen is *representeren*.
 - B kan niet willekeurig groot zijn
- Dit geldt ook als B negatief is!
- We kunnen een negatief getal voorstellen door de positieve variant af te trekken van 2^n .

Modulair rekenen

- Merk op dat in de vorige slides alle representaties positieve getallen zijn, er zijn geen negatieve getallen:

$$\begin{array}{rclcl} -1 & \rightarrow & 15 & & -2 & \rightarrow & 14 & & -3 & \rightarrow & 13 & & \dots \\ 1 & \rightarrow & 1 & & 2 & \rightarrow & 2 & & 3 & \rightarrow & 3 & & \dots \end{array}$$

- Aftrekken kan nu makkelijk worden omgezet in optellen:

$$A - B = A + (2^4 - B) \quad (\text{dit alles mod } 2^4)$$

- Dus: alleen positieve getallen en optellen!
- Merk op dat het bereik van de getallen begrensd is.

Two's complement

- In digitale systemen wordt de two's complement representatie gebruikt.
- Hierbij wordt een getal negatief voorgesteld door het af te trekken van een macht van 2, bijvoorbeeld 2^4 (16, 4-bits getal).
- Als voorbeeld $+5 \rightarrow -5$

$$\begin{array}{r} 16 \\ \underline{5} \\ 11 \end{array} - \quad \begin{array}{r} 10000_2 \\ \underline{0101_2} \\ 1011_2 \end{array} - \quad \begin{array}{r} 2^4 \\ \underline{+5} \\ 2^4 - 5 \end{array} -$$

- Het binaire getal 1011_2 is de *representatie* van -5_{10} . Merk op dat de getallen *modulo* 2^4 zijn!

Two's complement

- Nog een tweetal voorbeelden met 4 bits en 8 bits representatie:

$$\begin{array}{r} 16 \\ 1 \\ \hline 15 \end{array} - \begin{array}{r} 10000_2 \\ 0001_2 \\ \hline 1111_2 \end{array} - \begin{array}{r} 2^4 \\ +1 \\ \hline 2^4 - 1 \end{array} - \quad \begin{array}{r} 256 \\ 97 \\ \hline 159 \end{array} - \begin{array}{r} 100000000_2 \\ 01100001_2 \\ \hline 10011111_2 \end{array} - \begin{array}{r} 2^8 \\ +97 \\ \hline 2^8 - 97 \end{array} -$$

- Het binaire getal 1111_2 is de *representatie* van -1_{10} . Merk op dat de getallen *modulo* 2^4 zijn!
- Het binaire getal 10011111_2 is de *representatie* van -97_{10} . Merk op dat de getallen *modulo* 2^8 zijn!

Two's complement

- We kunnen nu de getallen gebruiken.
- Als voorbeeld: $+5 + (-5) = 0$

$$\begin{array}{r} 0101 \\ 1011 + \\ \hline 1) 0000 \\ \downarrow \\ 0000 \end{array} \quad \begin{array}{r} +5 \\ 2^4 - 5 \\ 2^4 + 0 \\ 0 \end{array}$$

- De uitgaande carry moet genegeerd worden, die is het resultaat van de wijze waarop de two's complement representatie werkt.

Two's complement

- Bij het omkeren van het teken is het handiger om uit te gaan van $(2^4 - 1) + 1$, want $(2^4 - 1)$ levert allemaal 1-en op!
- Dus $+5 \rightarrow -5$:

$$\begin{array}{r} 1111 \\ 0101 \\ \hline 1010 \\ \\ 1 \\ \hline 1011 \end{array} \begin{array}{l} \\ +5 \\ \\ -5 \end{array}$$

- Merk op dat de schrijfwijze $2^4 - 5$ is vervangen door gewoon -5 .

Two's complement

- Een binair getal aftrekken van 1...1 is heel gemakkelijk.
- Het antwoord is namelijk de inverse van de afzonderlijke bits van dat getal (*flip bits*). Daarna moet er 1 bij opgeteld worden (*add 1*). Dit werkt ook van negatief naar positief.
- Als voorbeeld $+5 \rightarrow -5$ en $-5 \rightarrow +5$

0101	}	flip bits	1011	}	(-5)
1010			0100		
<u> 1</u>		add 1	<u> 1</u>		
1011			0101		(+5)

Two's complement

- We willen graag een evenwichtige verdeling van de positieve en negatieve representaties. De helft van de combinaties representeren positieve getallen (inclusief 0) en de andere helft representeert de negatieve getallen.
- Het bereik van een getal M gerepresenteerd met 4 bits ligt als volgt:

$$-8 \leq M \leq +7 \quad (0 \text{ wordt positief als beschouwd})$$

- We zullen later zien dat niet alle resultaten van rekenkundige bewerkingen in het bereik van de representatie van 4 bits (of algemeen: n bits) liggen. Er is dan sprake van *overflow*.

Lijst van two's complement getallen

- Hieronder een lijst van de getallen -8 t/m +7.

dec	bits	two's com	
+7	0111	7	
+6	0110	6	
+5	0101	5	
+4	0100	4	
+3	0011	3	
+2	0010	2	
+1	0001	1	
0	0000	0	
-1	1111	15	= 2^4-1
-2	1110	14	= 2^4-2
-3	1101	13	= 2^4-3
-4	1100	12	= 2^4-4
-5	1011	11	= 2^4-5
-6	1010	10	= 2^4-6
-7	1001	9	= 2^4-7
-8	1000	8	= 2^4-8

Two's complement

- Er is geen tegengesteld getal voor -8 . Er is slechts één representatie van 0.

$$\begin{array}{r} \leftarrow 1000 \\ \leftarrow 0111 \\ \quad 1 \\ \hline 1000 \end{array} \begin{array}{l} \text{flip bits} \\ (-8) \\ \\ \text{add 1} \\ (+8?) \end{array}$$

$$\begin{array}{r} 0000 \\ 1111 \\ \quad 1 \\ \hline 1\ 0000 \end{array} \begin{array}{l} \text{flip bits} \\ (+0) \\ \\ \text{add 1} \\ (-0) \end{array}$$

Tekenbit

- Een two's complement getal is positief als het meest significante bit 0 is.
- Een two's complement getal is negatief als het meest significante bit 1 is.
- Het getal 0 wordt dus als positief gezien.
- Het meest significante bit wordt het *tekenbit* genoemd.
- Merk op dat het tekenbit ook een *gewicht* heeft, zie verderop.

Bereik

- Het bereik van two's complement getallen is als volgt:

$$4 \text{ bits} \quad -8 \leq N \leq +7$$

$$8 \text{ bits} \quad -128 \leq N \leq +127$$

$$16 \text{ bits} \quad -32768 \leq N \leq +32767$$

$$32 \text{ bits} \quad -2147483648 \leq N \leq +2147483647$$

$$n \text{ bits} \quad -2^{n-1} \leq N \leq +2^{n-1} - 1$$

- Er is geen tegengesteld getal voor -2^{n-1} . Het bereik van two's complement getallen is asymmetrisch.

Tekenuitbreiding

- Een two's complement getal kan met meer bits geschreven worden dan oorspronkelijk door middel van *tekenuitbreiding* (sign extension).
- Het tekenbit moet gekopieerd worden naar de nieuw toe te voegen bits.
- Positieve getallen worden aangevuld met 0-en.
- Negatieve getallen worden aangevuld met 1-en.

Tekenuitbreiding

- Voorbeeld van een positief en negatief getal:

+6	0110	00000110
-6	1010	11111010

- Omrekenen:

+6	00000110	}	flip bits
	11111001		
	+1		add 1
-6	11111010		

Rekenvoorbeelden

- Enige rekenvoorbeelden

$$\begin{array}{r} +5 \\ +2 \\ \hline +7 \end{array} + \begin{array}{r} 0101 \\ 0010 \\ \hline 0111 \end{array} + \begin{array}{r} -1 \\ +3 \\ \hline +2 \end{array} + \begin{array}{r} 1111 \\ 0011 \\ \hline \cancel{1}0010 \end{array} +$$
$$\begin{array}{r} -2 \\ -3 \\ \hline -5 \end{array} + \begin{array}{r} 1110 \\ 1101 \\ \hline \cancel{1}1011 \end{array} + \begin{array}{r} +4 \\ -8 \\ \hline -4 \end{array} + \begin{array}{r} 0100 \\ 1000 \\ \hline 1100 \end{array} +$$

- De uitgaande 1 (carry!) moet genegeerd worden.

Decimaal naar two's complement

- Om een decimaal getal om te zetten naar two's complement kunnen de volgende regels gebruikt worden:
- Is het decimale getal positief, dan volgt de omzetting zoals al eerder is besproken.
- Is het decimale getal negatief, dan volgt eerst de omzetting van het getal met dezelfde grootte maar positief. Daarna volgt omzetting van het positieve binaire getal naar het negatieve binaire getal.
- Let erop dat de binaire getallen met voldoende bits moeten worden berekend.

Decimaal naar two's complement

- Hieronder twee voorbeelden. De binaire getallen worden met acht bits beschreven.

$$76_{10} \xrightarrow{\text{omzetting}} 01001100_2$$

$$\begin{array}{ccccccc} & \text{teken omkeren} & & \text{omzetting} & & \text{flip bits, add 1} & \\ -87_{10} & \longrightarrow & 87_{10} & \longrightarrow & 01010111_2 & \longrightarrow & 10101001_2 \end{array}$$

Two's complement naar decimaal

- Om een two's complement getal om te zetten naar decimaal kunnen de volgende regels gebruikt worden:
- Is het two's complement getal positief, dan volgt de omzetting zoals al eerder is besproken.
- Is het two's complement getal negatief, dan volgt eerst de omzetting van het getal met dezelfde grootte maar positief. Daarna volgt omzetting van het positieve decimale getal naar het negatieve decimale getal.

Two's complement naar decimaal

- Hieronder twee voorbeelden. De binaire getallen zijn met acht bits beschreven.

$$01011011_2 \xrightarrow{\text{omzetting}} 91_{10}$$

$$10111111_2 \xrightarrow{\text{flip bits, add 1}} 01000001_2 \xrightarrow{\text{omzetting}} 65_{10} \xrightarrow{\text{teken omkeren}} -65_{10}$$

Two's complement naar decimaal (alternatief)

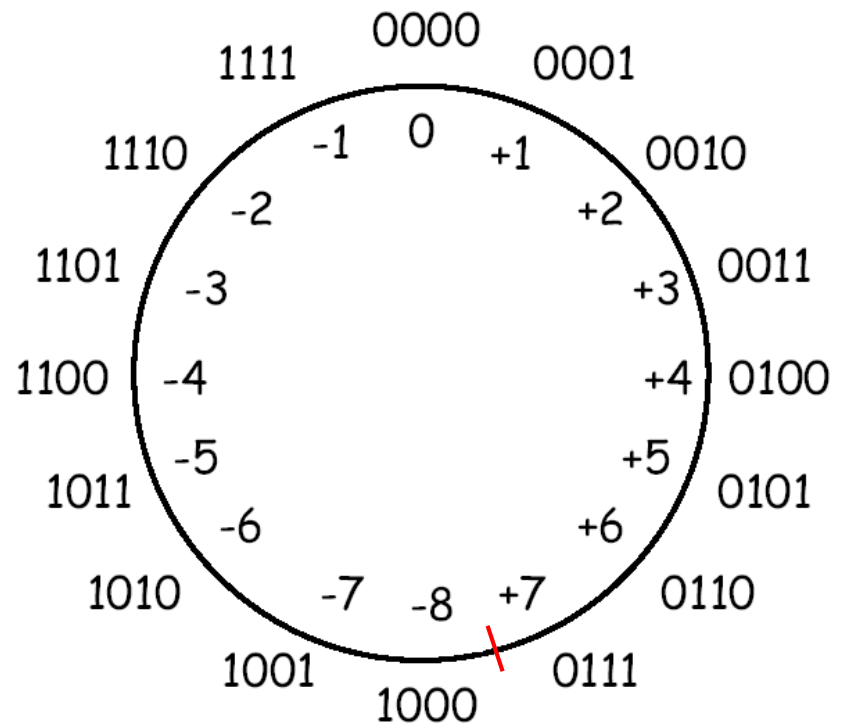
- Het omzetten van een two's complement naar decimaal kan eenvoudig door het tekenbit als *negatief* gewicht te gebruiken. De overige bits hebben hetzelfde gewicht als bij unsigned.
- Gegeven een n bits two's complement getal $A = a_{n-1}a_{n-2} \dots a_1a_0$, dan is het decimale equivalent:

$$A = -a_{n-1} \cdot 2^{n-1} + \sum_{i=0}^{n-2} a_i \cdot 2^i \quad (\text{let op het minteken bij } -a_{n-1})$$

- Voorbeeld: $1011 \rightarrow -1 \cdot 2^3 + 0 \cdot 2^2 + 1 \cdot 2^1 + 1 \cdot 2^0 = -8 + 3 = -5$
 $0110 \rightarrow 0 \cdot 2^3 + 1 \cdot 2^2 + 1 \cdot 2^1 + 0 \cdot 2^0 = 0 + 6 = 6$

Two's complement cirkel

- Two's complement kan inzichtelijk gemaakt worden door een zogenaamde two's complement cirkel.
- Getal 0 staat bovenaan, met de klok mee volgen de positieve getallen t/m +7.
- Tegen de klok in volgen de negatieve getallen t/m -8.
- Overflow bij $+7 \leftrightarrow -8$.



Unsigned vs. two's complement

- Hoe de getallen gebruikt/gelezen moeten worden, hangt af van de *interpretatie* van de gebruiker. Voor de hardware is er geen verschil*.

unsigned	bits	two's compl.	dec
$\begin{array}{r} +15 \\ +15 \\ \hline +16 \end{array} +14$	$\begin{array}{r} 1111 \\ 1111 \\ \hline 1\ 1110 \end{array} +$	$\begin{array}{r} 2^4 - 1 \\ 2^4 - 1 \\ \hline 2^4 + 2^4 - 2 \end{array} +$	$\begin{array}{r} -1 \\ -1 \\ \hline -2 \end{array} +$
↓	↓	↓	↓
+14	1110	$2^4 - 2$	-2

* En dat was ook de bedoeling!

Aftrekken

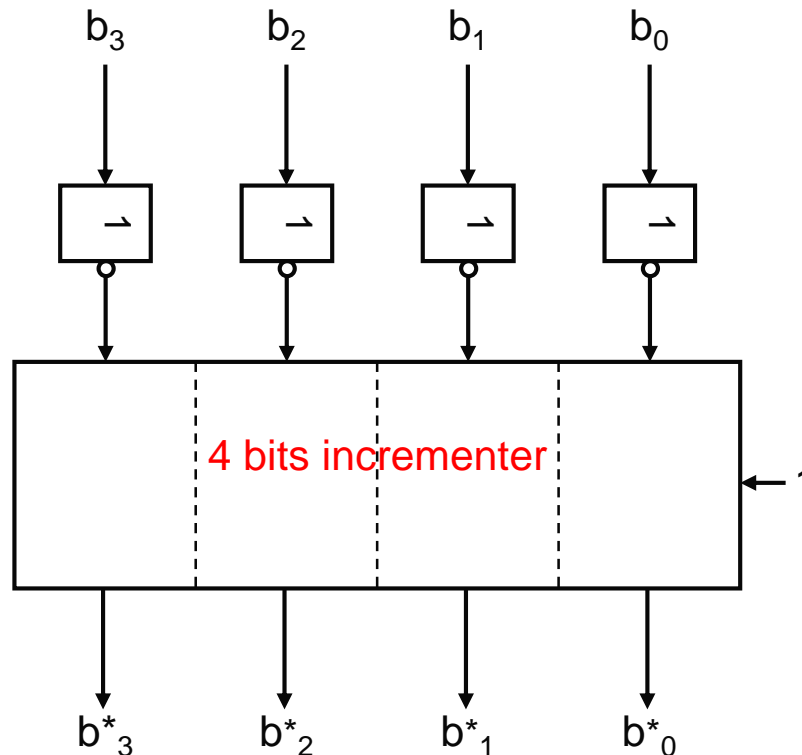
- Het ontwerpen van een aftrekschakeling kan op vergelijkbare wijze als een optelschakeling.
- Het is echter veel handiger om gebruik te maken van de gelijkheid:

$$A - B = A + (-B)$$

- Nu kan een normale full adder gebruikt worden en is alleen een *negator* (schakeling die het getal negatief maakt) nodig.
- Het negatief maken van een two's complement getal gebeurt door de afzonderlijke bits te inverteren en daarna het getal 1 er bij op te tellen.

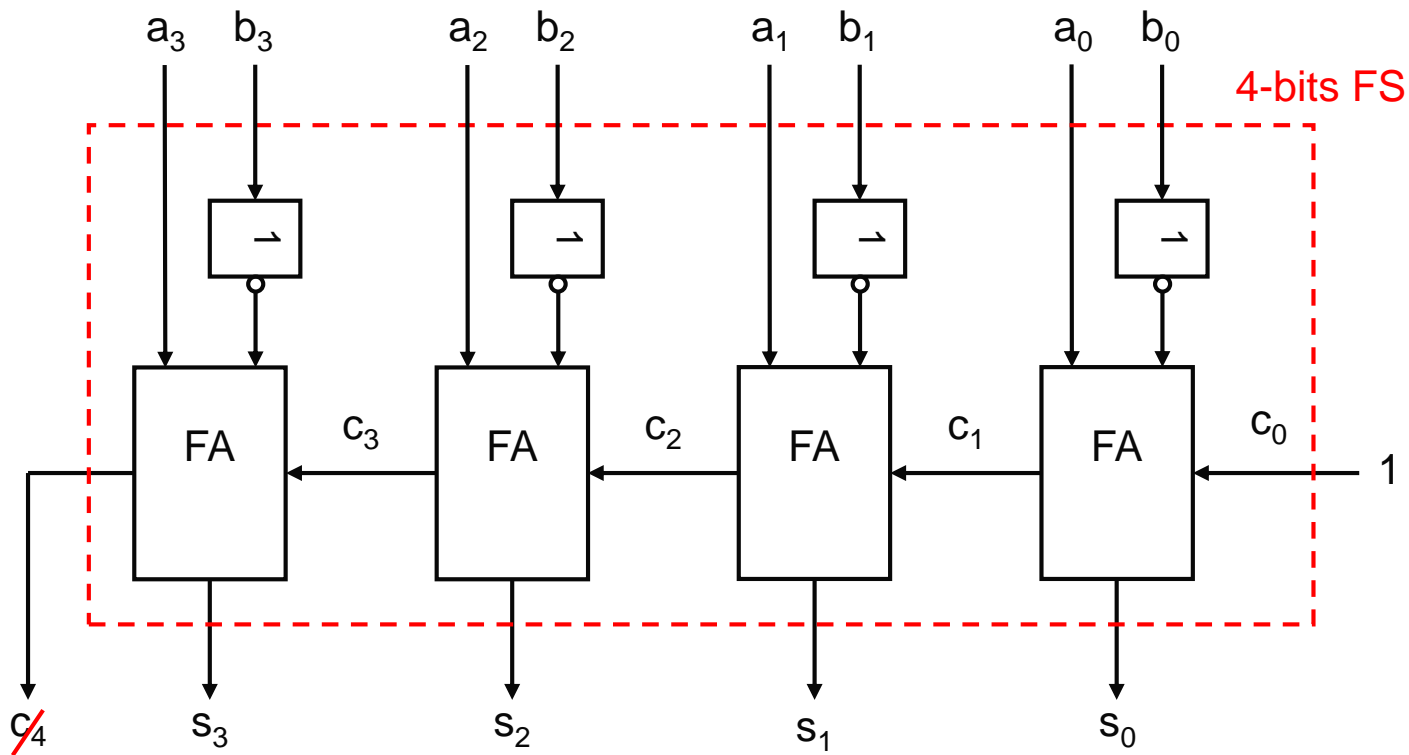
Negator

- Inverteren gebeurt door middel van NOT-poorten.
- Het optellen van 1 kan gedaan worden door de *incrementer*.



Aftrekschakeling

- Het werking van de negator kan worden opgenomen in een gewone full adder. Dit levert een aftrekschakeling (full subtractor).



Optel/aftrekschakeling

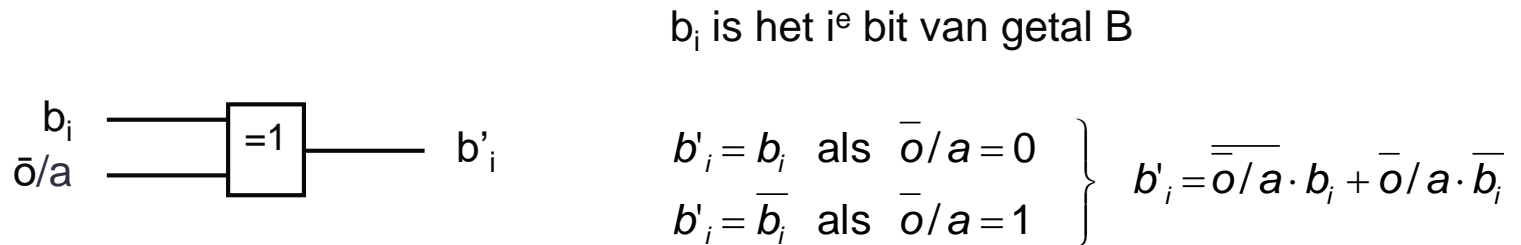
- Een optelschakeling kan gecombineerd worden met een aftrekschakeling.
- Een (nieuw) besturingssignaal \bar{o}/a geeft aan op welke operatie uitgevoerd moet worden.
- Als $\bar{o}/a = 0$ moet er worden opgeteld.
- Als $\bar{o}/a = 1$ moet er worden afgetrokken.

Optel/aftrekschakeling

- De operatie $A - B$ moet worden omgezet in $A + (-B)$ want dan kan een gewone full adder gebruikt worden.
- Voor aftrekken is dus $-B$ nodig. Het negatief maken van B gebeurt door alle bits te inverteren en er dan 1 bij optellen (two's complement).
- Voor optellen is B nodig. Er hoeft niets te worden aangepast.
- Het (al dan niet) inverteren van de afzonderlijke bits van B kan gedaan worden door de omschakelbare buffer/NOT-poort.

Optel/aftrekschakeling

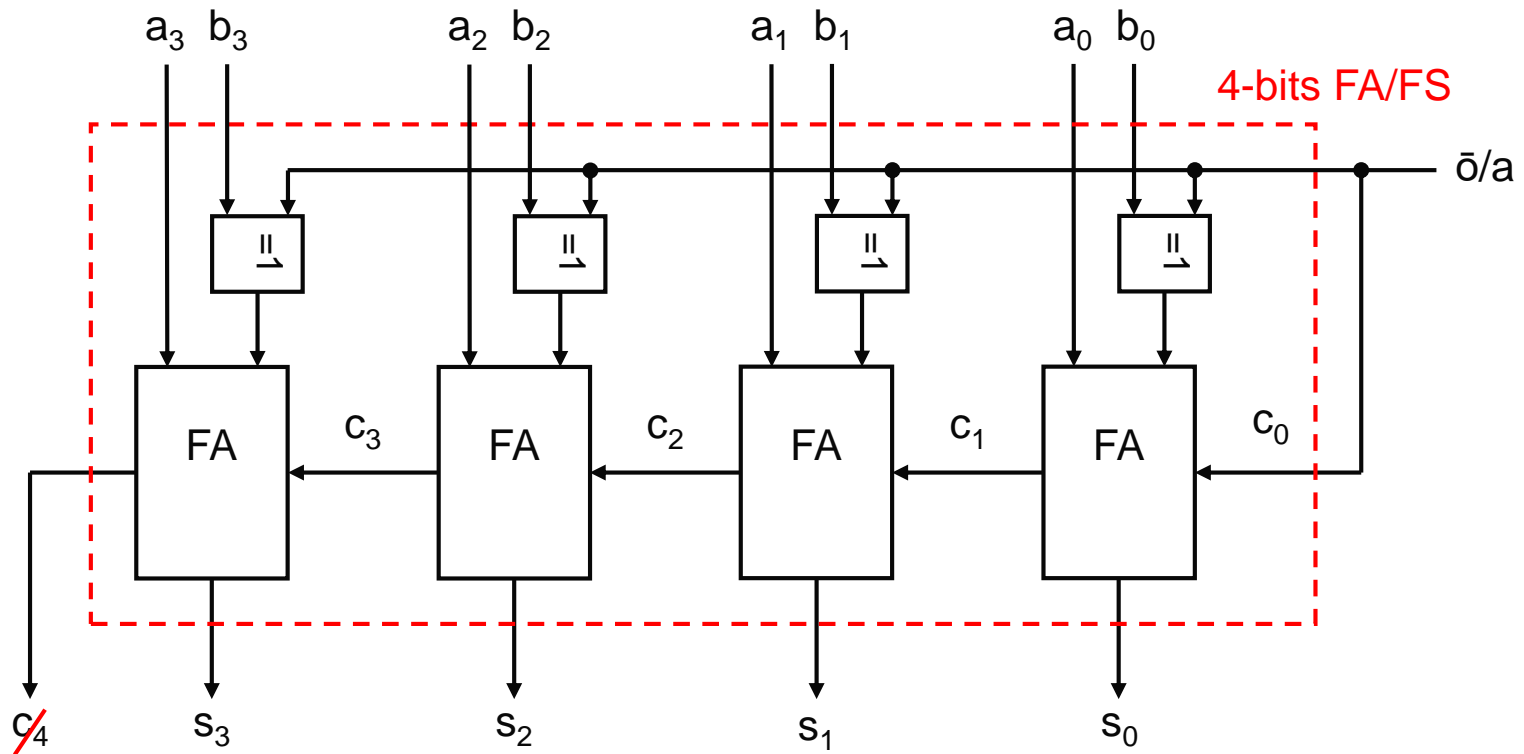
- De buffer/NOT-poort is de bekende EXOR!



- Bij optellen moet de c_0 aan een logische 0 verbonden zijn, dus als $\bar{o/a} = 0$.
- Bij aftrekken moet de c_0 aan een logische 1 verbonden zijn, dus als $\bar{o/a} = 1$.

Optel/aftrekschakeling

- Hieronder de complete optel/aftrekschakeling.



Overflow

- Bij het het optellen van twee two's complement getallen kan het zijn dat het antwoord buiten het bereik van de representatie komt te liggen.
- Er wordt dan gesproken van *overflow* (overstromen, overlopen).
- Overflow kan voorkomen als twee getallen van gelijk teken worden opgeteld.
- Getallen van verschillend teken kunnen nooit overflow opleveren.
- NB: overflow bij *unsigned getallen* is eenvoudig te zien aan de *uitgaande carry*.

Overflow

- Enige rekenvoorbeelden

$$\begin{array}{r} +5 \\ \hline +5 \\ +10 \end{array} + \begin{array}{r} 0101 \\ \hline 0101 \\ 1010 \end{array} + (= -6)$$

$$\begin{array}{r} -8 \\ \hline -8 \\ -16 \end{array} + \begin{array}{r} 1000 \\ \hline 1000 \\ \mathbf{1} 0000 \end{array} + (= 0)$$

$$\begin{array}{r} -7 \\ \hline -4 \\ -11 \end{array} + \begin{array}{r} 1001 \\ \hline 1100 \\ \mathbf{1} 0101 \end{array} + (= +5)$$

$$\begin{array}{r} +4 \\ \hline -8 \\ -4 \end{array} + \begin{array}{r} 0100 \\ \hline 1000 \\ 1100 \end{array} +$$

- De uitgaande **1** (carry!) moet genegeerd worden.

Overflow

- Overflow is gemakkelijk te detecteren. Overflow kan alleen gebeuren als twee getallen met gelijk teken worden opgeteld.
- Als de tekens van de op te tellen getallen anders zijn dan dat van het antwoord is er overflow.
- Er zijn twee 4-bit getallen $A = a_3a_2a_1a_0$ en $B = b_3b_2b_1b_0$.
- Het antwoord is de 4-bit som $S = s_3s_2s_1s_0$.
- Er is overflow als $(a_3 = b_3) \neq s_3$.

Overflow

- De functie voor overflow van een 4-bit full adder is

$$ov_{op} = a_3 \cdot b_3 \cdot \overline{s_3} + \overline{a_3} \cdot \overline{b_3} \cdot s_3$$

- De functie voor overflow van een 4-bit full subtractor is (zonder aan te tonen)

$$ov_{af} = a_3 \cdot \overline{b_3} \cdot \overline{s_3} + \overline{a_3} \cdot b_3 \cdot s_3$$

- De functie voor overflow is te combineren

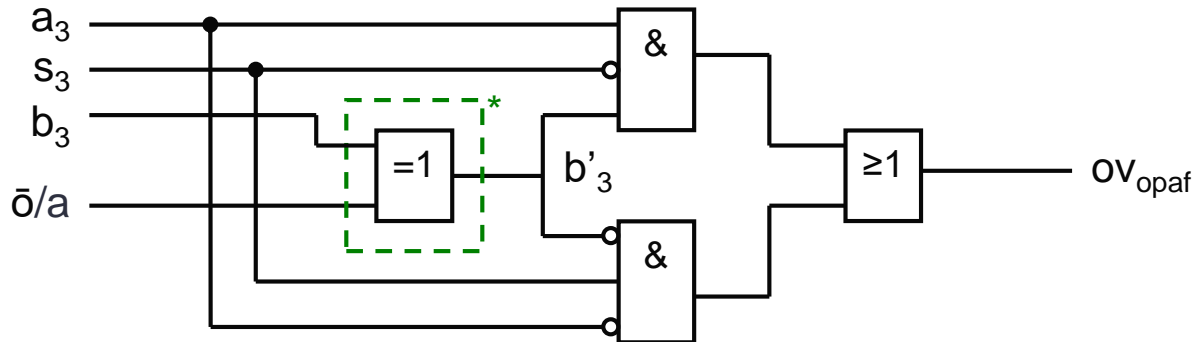
$$ov_{opaf} = \overline{o/a} \cdot (a_3 \cdot b_3 \cdot \overline{s_3} + \overline{a_3} \cdot \overline{b_3} \cdot s_3) + \overline{o/a} \cdot (a_3 \cdot \overline{b_3} \cdot \overline{s_3} + \overline{a_3} \cdot b_3 \cdot s_3)$$

Overflow

- Deze functie is om te werken:

$$\begin{aligned} ov_{opaf} &= \overline{\bar{o}/a} \cdot (a_3 \cdot b_3 \cdot \bar{s}_3 + \bar{a}_3 \cdot \bar{b}_3 \cdot s_3) + \bar{o}/a \cdot (a_3 \cdot \bar{b}_3 \cdot \bar{s}_3 + \bar{a}_3 \cdot b_3 \cdot s_3) \\ &= a_3 \cdot (\bar{o}/a \oplus b_3) \cdot \bar{s}_3 + \bar{a}_3 \cdot (\overline{\bar{o}/a \oplus b_3}) \cdot s_3 \end{aligned}$$

- De hardware voor deze functie:



Overflow

- Het valt aan te tonen dat overflow ook gedetecteerd kan worden met:

$$V = c_4 \oplus c_3$$

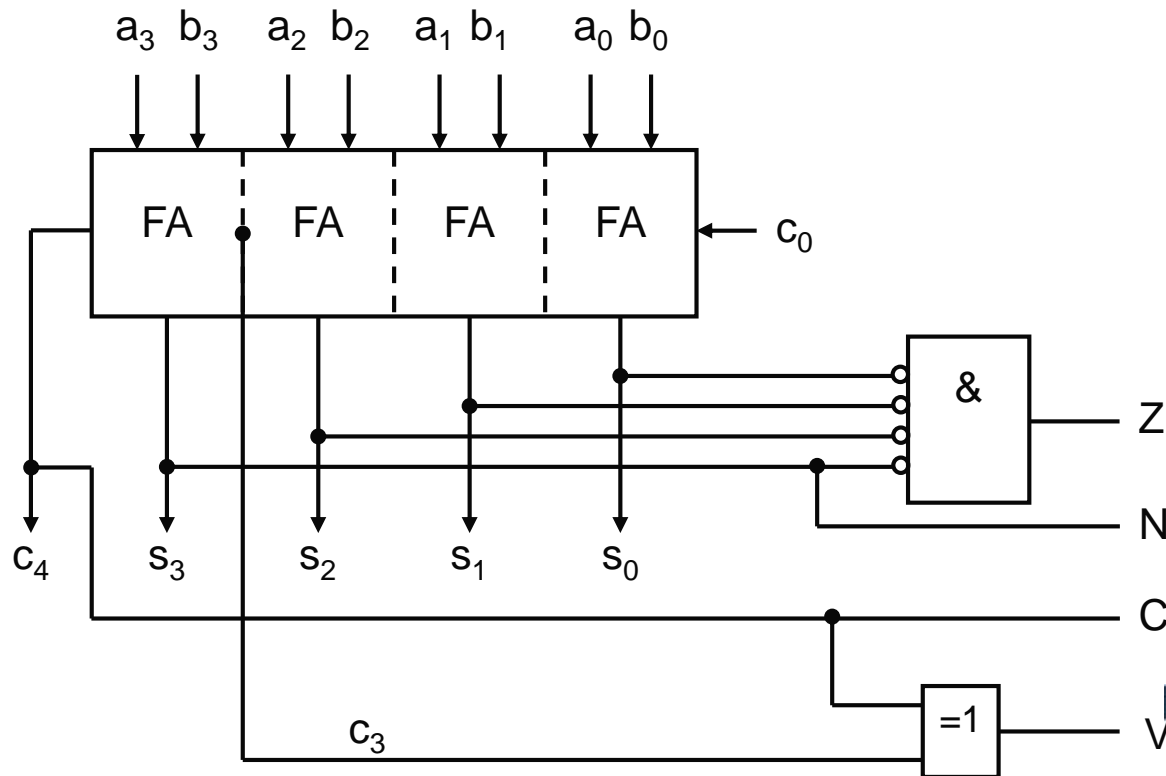
- Dit geldt zowel voor optellen als voor aftrekken.

Zero en negative flags

- In elke microprocessor zit een rekeneenheid. Deze eenheid wordt doorgaans de ALU (*Arithmetic and Logic Unit*) genoemd, en kan naast optellen en aftrekken ook alle logische bewerkingen.
- Het detecteren van overflow is noodzakelijk om berekeningen betrouwbaar te laten verlopen.
- Daarnaast is het handig om te weten of een berekening 0 heeft opgeleverd of negatief is.
- Dit wordt weergegeven in de *flags*: oVerflow, Zero, Negative, Carry

Zero, carry en negative flags

- Het detecteren van de zero-conditie is vrij simpel. Alle sombits moeten 0 zijn, dan is $Z = 1$. De N is hetzelfde als het tekenbit. C levert 1 als er een carry uit de (totale) FA komt.



One's complement

- Bij one's complement wordt het negatief maken van een binair getal gedaan door alleen de afzonderlijke bits te inverteren.
- Het voordeel is dat er geen +1 bij opgeteld hoeft te worden.
- Het nadeel is dat er twee getalrepresentaties zijn voor 0, en dat optellen nu niet meer zo makkelijk gaat: “door de 0 heentellen” levert nu problemen op (*end around carry*).
- One's complement wordt niet meer gebruikt, maar komt in de boeken nog wel voor om aan te geven dat alle bits geïnverteerd worden.

Two's complement en hexadecimaal

- Hexadecimale getallen worden gebruikt om binaire getallen gecomprimeerd op te schrijven en kunnen dus ook negatief zijn.
- Hexadecimale getallen die beginnen met de cijfers 8 t/m F zijn negatief, want ze beginnen met een binaire 1.

$$8 = 1000, 9 = 1001, A = 1010, B = 1011$$

$$C = 1100, D = 1101, E = 1110, F = 1111$$

- Voorbeeld: $D0_{16} = 1101.0000_2 = -2^7 + 2^6 + 2^4 = -48_{10}$
 $FFFFFFFF_{16} = 11\dots11_2 = -2^{31} + 2^{30} + \dots + 2^1 + 2^0 = -1_{10}$

Two's complement en hexadecimaal

- We kunnen gebruik maken van two's complement representatie. Een hexadecimaal cijfer tussen 8 en F stelt een negatief getal voor. Dit geldt uiteraard alleen voor het meest significante cijfer.

- Dus: $8_{16} = -8_{10}$ $9_{16} = -7_{10}$ $A_{16} = -6_{10}$ $B_{16} = -5_{10}$
 $C_{16} = -4_{10}$ $D_{16} = -3_{10}$ $E_{16} = -2_{10}$ $F_{16} = -1_{10}$

- Voorbeeld:

$$C5_{16} = -4 \cdot 16 + 5 = -48 + 5 = -43_{10}$$

$$FFFF_{16} = -1 \cdot 16^3 + 15 \cdot 16^2 + 15 \cdot 16^1 + 15 \cdot 16^0 = -1_{10}$$

BCD-optellen

- De eerder besproken binaire opteller kan alleen zuiver binaire getallen op tellen (er wordt ook wel gesproken van normale binaire code = NBC).
- Optellen van BCD-getallen gaat niet direct:

$$\begin{array}{r} 45 \\ 43 \\ \hline 88 \end{array} +$$

decimaal

$$\begin{array}{r} 0100\ 0101 \\ 0100\ 0011 \\ \hline 1000\ 1000 \end{array} +$$

BCD

$$\begin{array}{r} 079 \\ 054 \\ \hline 133 \end{array} +$$

decimaal

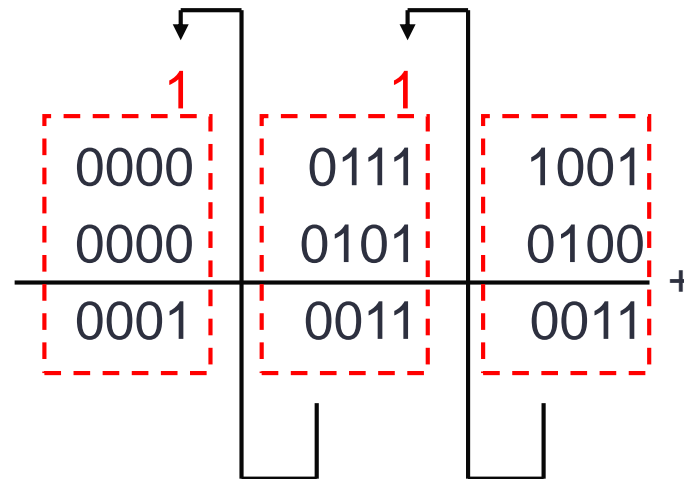
$$\begin{array}{r} 0000\ 0111\ 1001 \\ 0000\ 0101\ 0100 \\ \hline 0000\ 1100\ 1101 \end{array} +$$

? BCD ?

BCD-optellen

- Het probleem zit in het feit dat het optellen van twee BCD-cijfers een resultaat groter dan 9 kan opleveren, waardoor er een (BCD-)carry naar de volgende sectie zal moeten worden doorgegeven.
- Voorbeeld:

$$\begin{array}{r} 079 \\ 054 \\ \hline 133 \end{array} +$$



levert BCD-carry

BCD-optellen

- Het (binaire) resultaat moet gecorrigeerd worden door 6 erbij op te tellen.
- De BCD-carry komt er dan automatisch uit.
- Voorbeelden:

$$\begin{array}{r} 0 \\ 6 \\ 7 \\ \hline 13 \end{array} +$$

$$\begin{array}{r} 0 \\ 0110 \\ 0111 \\ \hline 1101 \end{array} +$$
$$\begin{array}{r} 0110 \\ \hline 1\ 0011 \end{array} +$$

$$\begin{array}{r} 1 \\ 9 \\ 9 \\ \hline 19 \end{array} +$$

$$\begin{array}{r} 1 \\ 1001 \\ 1001 \\ \hline 1\ 0011 \end{array} +$$
$$\begin{array}{r} 0110 \\ \hline 1\ 1001 \end{array} +$$

BCD-optellen

- Het resultaat moet worden gecorrigeerd als het groter is dan 9, dus bij 1010_2 , 1011_2 , 1100_2 , 1101_2 , 1110_2 , en 1111_2 (en $c_4 = 0$).
- Invullen in een Karnaughdiagram levert:

z_3z_2 z_1z_0	00	01	11	10
00	0	0	1	0
01	0	0	1	0
11	0	0	1	1
10	0	0	1	1

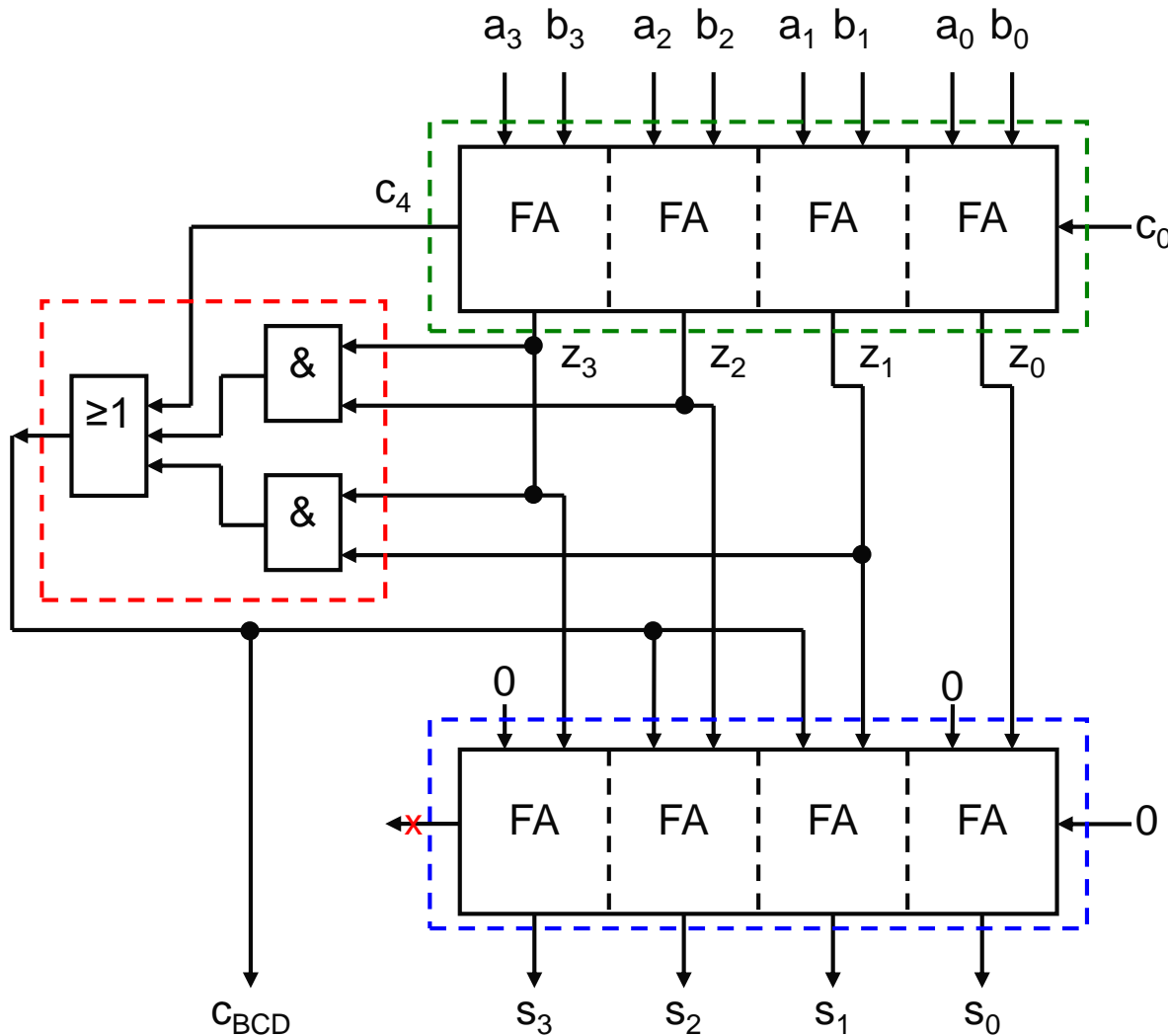
gt9

$$gt9 = z_3 \cdot z_2 + z_3 \cdot z_1$$

BCD-optellen

- Maar als het resultaat groter is dan 15 (8+8, 9+9+1 etc) moet er ook een correctie plaatsvinden, dus als $c_4 = 1$.
- De functie is dan: $c_{BCD} = c_4 + z_3 \cdot z_2 + z_3 \cdot z_1$
- De naam c_{BCD} is niet zomaar gekozen, de functie geeft ook aan wanneer er een carry is voor de volgende BCD-sectie.
- Een schakeling voor één BCD-opteller bestaat uit een binaire opteller, een detectieschakeling en een correctie-opteller.

BCD-opteller



- De BCD-opteller:
- Groen is de eerste 4-bit FA, die zuiver binair optelt.
- Rood is de detectie-schakeling.
- Blauw is de correctie-FA, die er 6 bij optelt.

Literatuur

- Boeken:

Computers (organisatie/architectuur/communicatie), F.J. Dijkstra, 1^e druk.

Digitale techniek, van probleemstelling tot realisatie deel 1; A.P. Thijssen; 5^e druk.

Digital Design, Principles and Practices; J.F. Wakery; 3rd Ed.

Digital Design, M. Morris Mano, 4th Ed, blz 130-142.

Fundamentals of Digital Logic with VHDL Design, 3rd Ed, S. Brown.

Digital Systems, 11th Ed, R. J. Tocci

Boek hoofdstuk 5

Efficient coderen?

- Een BCD-cijfer gebruikt vier bits, dus een n-cijferig BCD-getal gebruikt $m_{BCD} = 4 \cdot n$ bits.
- Het aantal bits voor een n-cijferig decimaal getal (dus niet BCD) is:

$$m_{dec} = \log_2 10^n = n \cdot \log_2 10 = 3,322 \cdot n$$

- De verhouding is: $r_n = \frac{m_{BCD}}{m_{dec}} = \frac{4}{3,322} = 1,204$
- Hieruit kan geconcludeerd worden dat voor BCD-codering 20% meer bits nodig zijn.

De carry bij aftrekken

- De carry-out heeft een andere rol bij aftrekken. De carry-out geeft nu aan of er geleend moet worden, d.w.z. als A kleiner is dan B.

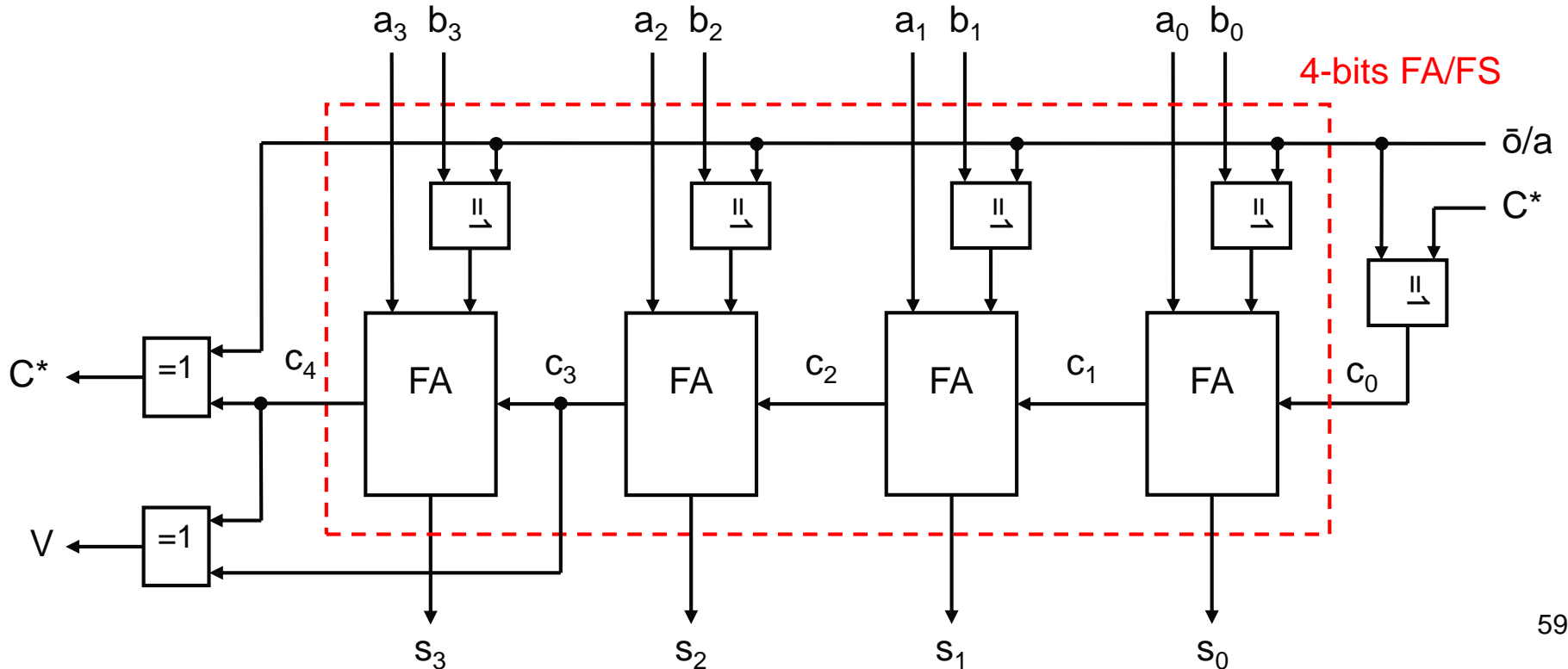
Vergelijk	Subtract	Add	C_{out}	Leen
$A < B$	$A - B < 0$	$A + (2^n - B) < 2^n$	$C = 0$	$L = 1$
$A = B$	$A - B = 0$	$A + (2^n - B) = 2^n$	$C = 1$	$L = 0$
$A > B$	$A - B > 0$	$A + (2^n - B) > 2^n$	$C = 1$	$L = 0$

- Uit de tabel blijkt dat de Leen de inverse is van de C_{out} . Het engelse woord voor Leen is *Borrow*.
- In microprocessors worden de Carry en de Borrow gecombineerd in de C-flag. Bij aftrekken wordt de inverse van de C_{out} opgeslagen in de C-flag*.

* zie slide [Alternatieve hardware overflow en carry](#)

Alternatieve hardware overflow en carry

- Na bestudering van het optel/af trekproces blijkt dat overflow ook te detecteren is als de ingaande carry bij de tekenbit ongelijk aan de uitgaande carry bij de tekenbit, dus: $V = c_4 \oplus c_3$

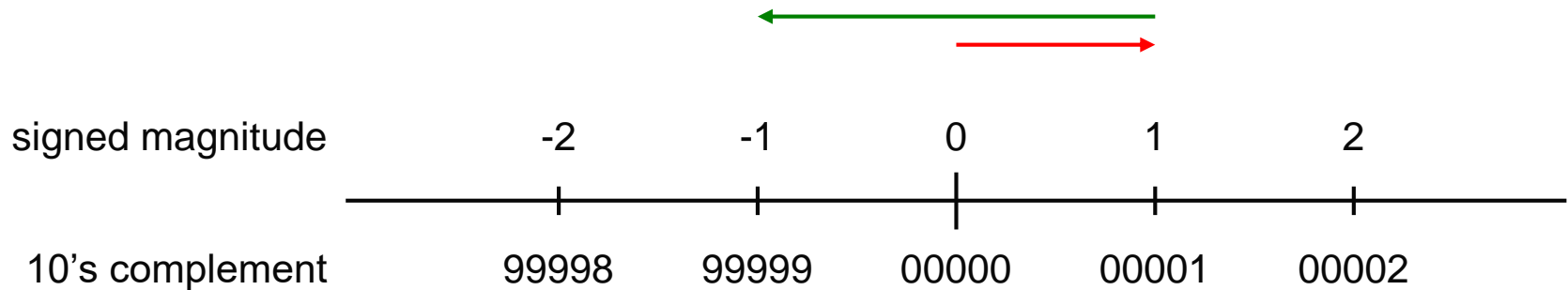


10's complement

- De complement-representatie is ook in het decimale talstel toe te passen. Dit wordt de 10's complement representatie genoemd
- Het 10's complement representatie kan inzichtelijk gemaakt worden door het vergelijken met een kilometerteller.
- In het begin staat de kilometerteller op 00000.
- Als er één kilometer *vooruit* wordt gereden, staat de kilometerteller op 00001.
- Dit kan worden opgevat als 1 kilometer *vooruit*.

10's complement

- Als er nu twee kilometer *achteruit* wordt gereden, staat de kilometerteller op 99999.
- Dit kan worden opgevat als -1 kilometer *vooruit*.



10's complement

- Nu kan een tabel worden opgesteld voor enige getallen:

5 → 00005	1849 → 01849
4 → 00004	-1849 → 98151
3 → 00003	-19999 → 80001
2 → 00002	-49999 → 50001
1 → 00001	
0 → 00000	
-1 → 99999	
-2 → 99998	
-3 → 99997	
-4 → 99996	
-5 → 99995	

10's complement

- Optellen (en later ook aftrekken) gaat nu heel eenvoudig:

$$\begin{array}{r} +2 \\ -1 \\ \hline +1 \end{array} + \quad \begin{array}{r} 00002 \\ 99999 \\ \hline \cancel{1} 00001 \end{array} +$$

$$\begin{array}{r} +1849 \\ -679 \\ \hline +1170 \end{array} +$$

$$\begin{array}{r} 01849 \\ 99321 \\ \hline \cancel{1} 01170 \end{array} +$$

$$\begin{array}{r} +457 \\ -2345 \\ \hline -1888 \end{array} +$$

$$\begin{array}{r} 00457 \\ 97655 \\ \hline 98112 \end{array} +$$

$$\begin{array}{r} -3456 \\ -1234 \\ \hline -4690 \end{array} +$$

$$\begin{array}{r} 96544 \\ 98766 \\ \hline \cancel{1} 95310 \end{array} +$$

- De uitgaande **1** (carry!) moet genegeerd worden.

10's complement

- Het 10's complement van een negatief getal met 5 cijfers wordt gemaakt door het getal af te trekken van 10^5 .
- Dus $-1234 \rightarrow 10^5 - 1234 = 98766$
- Slimmer is om te doen: $(10^5 - 1) - 1234 + 1$
- $10^5 - 1$ levert namelijk allemaal negens op. Per kolom hoeft er dan niet geleend te worden.

$$\begin{array}{r} 100000 \\ \underline{1234} \quad - \\ 98766 \end{array}$$

$$\begin{array}{r} 99999 \quad (=10^5 - 1) \\ \underline{1234} \quad - \\ 98765 \\ \underline{1} \quad + \\ 98766 \end{array}$$

10's complement

- Het signed magnitude systeem kan een onbeperkt aantal getallen weergeven, van $-\infty$ tot $+\infty$. Het bereik is *onbegrensd*.
- Bij het 10's complement is het bereik wel begrensd. Dat houdt in dat 5 decimalen alle berekeningen *modulo* 10^5 worden uitgevoerd.
- In het voorbeeld loopt het gebied bereik -50000 (50000) tot $+49999$ (49999).
- Er is dus geen tegengesteld getal voor -50000 !
- Het bereik is asymmetrisch!
- 10's complement wordt gebruikt bij BCD-rekenschema's.



Academie voor Technology, Innovation &
Society Delft
Academie voor ICT & Media

De Haagse Hogeschool, Delft
+31-15-2606311
J.E.J.opdenBrouw@hhs.nl
www.dehaagsehogeschool.nl

DE HAAGSE
HOGESCHOOL